

**Министерство образования и науки Российской Федерации
федеральное государственное бюджетное образовательное учреждение
высшего образования «Казанский национальный исследовательский
технический университет им. А.Н. Туполева-КАИ»**

Институт Автоматики и электронного приборостроения

Кафедра Автоматики и управления (АиУ)

АННОТАЦИЯ

к рабочей программе

«Вычислительные машины, системы и сети»

Индекс по учебному плану: Б1.В.09

Направление подготовки: 27.03.04 «Управление в технических системах»

Квалификация: бакалавр

Профиль подготовки: Управление и информатика в технических системах,
Управление в системах энергообеспечения предприятий,
Управление в робототехнических системах.

Вид профессиональной деятельности: научно-исследовательская и
проектно-конструкторская

Разработчик: старший преподаватель кафедры АиУ А.Е. Благов

Казань 2017 г.

РАЗДЕЛ 1. ИСХОДНЫЕ ДАННЫЕ И КОНЕЧНЫЙ РЕЗУЛЬТАТ ОСВОЕНИЯ ДИСЦИПЛИНЫ

1.1 Цель изучения дисциплины:

Изучение дисциплины «Вычислительные машины, системы и сети» (ВМСиС) призвано обеспечить усвоение студентами необходимых знаний о средствах вычислительной техники, являющихся основой всех современных систем автоматического управления.

1.2 Задачи дисциплины

Основными задачами дисциплины являются:

- приобретение знаний о принципах построения, функционирования и программирования вычислительных машин, систем и их основных узлов, архитектурных и технологических особенностях, определяющих качественные характеристики современных вычислительных средств;
- формирование навыков проектирования САУ, устройств и приборов на базе современных вычислительных средств, с учетом их технических и эксплуатационных характеристик, требований технологичности и надежности, экологичности и безопасности.

1.3 Место дисциплины в структуре образовательной программы

Дисциплина «Вычислительные машины, системы и сети» входит в состав Вариативного модуля Блока 1.

Содержание дисциплины является логическим продолжением дисциплин «Математика», «Физика», «Общая электротехника», "Физические основы электроники" и служит основой для освоения дисциплины «Микропроцессорные устройства систем управления».

1.4 Перечень компетенций, которые должны быть реализованы в ходе освоения дисциплины:

ОПК-7; ОПК-9.

РАЗДЕЛ 2 СОДЕРЖАНИЕ ДИСЦИПЛИНЫ И ТЕХНОЛОГИЯ ЕЕ ОСВОЕНИЯ

2.1 Структура дисциплины, ее трудоемкость

Распределение фонда времени по видам занятий

Наименование раздела и темы	Всего часов	Виды учебной деятельности, включая самостоятельную работу студентов и трудоемкость (в часах/интерактивные часы)				Коды составляющих компетенций	Формы и вид контроля освоения составляющих компетенций (из фонда оценочных средств)
		лекции	лаб. раб.	пр. зан.	сам. раб.		
1	2	3	4	4	6	7	8
<i>Раздел 1. Вычислительные машины и системы</i>							<i>ФОС ТК-1</i>
Тема 1.1. Прогресс вычислительной техники	8	1	2	-	5	<i>ОПК-7з, ОПК-9з ОПК-7у, ОПК-9у ОПК-7в, ОПК-9в</i>	Текущий контроль
Тема 1.2. Аппаратные и программные средства вычислительных машин	16	2	4	-	10	<i>ОПК-7з, ОПК-9з ОПК-7у, ОПК-9у ОПК-7в, ОПК-9в</i>	Текущий контроль
Тема 1.3. Управляющие вычислительные машины	8	1	2	-	5	<i>ОПК-7з, ОПК-9з ОПК-7у, ОПК-9у ОПК-7в, ОПК-9в</i>	Текущий контроль
<i>Раздел 2. Микропроцессоры</i>							<i>ФОС ТК-2</i>
Тема 2.1. Процессор, как устройство обработки цифровой информации	18	2	6	-	10	<i>ОПК-7з, ОПК-9з ОПК-7у, ОПК-9у ОПК-7в, ОПК-9в</i>	Текущий контроль
Тема 2.2. Производительность микропроцессоров	12	2	0	-	10	<i>ОПК-7з, ОПК-9з</i>	Текущий контроль
<i>Раздел 3. Хранение и передача информации в микропроцессорной системе</i>							<i>ФОС ТК-3</i>
Тема 3.1. Устройства хранения информации	12	2	0	-	10	<i>ОПК-7з, ОПК-9з</i>	Текущий контроль
Тема 3.2. Система памяти вычислительного устройства	12	2	0	-	10	<i>ОПК-7з, ОПК-9з</i>	Текущий контроль
Тема 3.3. Обмен информацией в микропроцессорной системе	24	2	12	-	10	<i>ОПК-7з, ОПК-9з ОПК-7у, ОПК-9у ОПК-7в, ОПК-9в</i>	Текущий контроль

1	2	3	4	4	6	7	8
<i>Раздел 4. Современные вычислительные системы и взаимодействие между ними</i>							<i>ФОС ТК-4</i>
Тема 4.1. Современные средства вычислительной техники	18	2	6	-	10	<i>ОПК-7з, ОПК-9з ОПК-7у, ОПК-9у ОПК-7в, ОПК-9в</i>	Текущий контроль
Тема 4.2. Комплексование вычислительных устройств	16	2	4	-	10	<i>ОПК-7з, ОПК-9з ОПК-7у, ОПК-9у ОПК-7в, ОПК-9в</i>	Текущий контроль
Экзамен	36				36	<i>ОПК-7з, ОПК-9з ОПК-7у, ОПК-9у ОПК-7в, ОПК-9в</i>	<i>ФОС ПА</i>
ИТОГО:	180	18	36	-	126		

РАЗДЕЛ 3 ОБЕСПЕЧЕНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1 Учебно-методическое и информационное обеспечение дисциплины

3.1.1 Основная литература

1. Гусева А.И. Вычислительные системы, сети и телекоммуникации: Учебник для студ. вузов / А. И. Гусева, В. С. Киреев. - М. : Академия, 2014. - 288 с.
2. Баев Б.П. Микропроцессорные системы бытовой техники: Учебник для студ. вузов / Б.П. Баев.- 3-е изд. - М.: Горячая линия-Телеком, 2012.- 480 с.
3. Лосев С. Е. Микропроцессорные системы: Учебное пособие для вузов [Электронный ресурс] / С. Е. Лосев. - СПб. : БГТУ "Военмех" им. Д.Ф. Устинова, 2012. – 102 с.; доступ: <http://e.lanbook.com/book/63720> .

3.1.2 Дополнительная литература

1. Орлов С.А. Организация ЭВМ и систем: Фундаментальный курс по архитектуре и структуре современных компьютерных средств: Учебник для студ. вузов / С.А. Орлов, Б.Я. Цилькер.- 2-е изд. - СПб.: Питер , 2011.- 688 с.
2. Хартов В.Я. Микропроцессорные системы: Учеб. пособие для студ. вузов / В.Я. Хартов.- М.: Академия, 2010. - 352 с.
3. Катцен С. PIC-микроконтроллеры. Полное руководство / С. Катцен.- М.: Додэка-XXI, 2010.- 656 с.

3.1.3 Методическая литература к выполнению лабораторных работ

1. Благоев А.Е., Маханько А.А. Интерфейсные средства микропроцессор-ных систем: Лабораторный практикум./ Казань.: КНИТУ–КАИ 2014. – 41 с.; доступ: <http://e-library.kai.ru/reader/hu/flipping/Resource-2224/306.pdf/index.html> .

3.2 Информационное обеспечение дисциплины

3.2.1 Основное информационное обеспечение

1. Благоев А.Е. Вычислительные машины, системы и сети [Электронный ресурс]: курс дистанц. обучения по направлению подготовки бакалавров «Управление в технических системах» ФГОСЗ (Ин-т АиЭП) / КНИТУ-КАИ, Казань, 2015. – Доступ по логину и паролю. URL: https://bb.kai.ru:8443/webapps/blackboard/execute/content/blankPage?cmd=view&content_id=131435_1&course_id=10711_1 .

2. Микропроцессорные устройства систем управления: Учебное пособие. / Благоев А.Е., Маханько А.А. [Электронный ресурс] - Казань.: Изд-во КНИТУ-КАИ, 2013. – 150 с.; доступ:

<http://e-library.kai.ru/reader/hu/flipping/Resource-2084/95..pdf/index.html> .

3.2.2 Дополнительное справочное обеспечение

1. Предко М. PIC-микроконтроллеры: архитектура и программирование: Справочник. [Электронный ресурс] / М. Предко. – М. : ДМК Пресс, 2010. - 512 с.; доступ: <http://e.lanbook.com/book/895> .

3.3 Кадровое обеспечение

3.3.1 Базовое образование

Высшее образование в предметной области *управления в технических системах* и/или наличие ученой степени и/или ученого звания в указанной области и/или наличие дополнительного профессионального образования – профессиональной переподготовки в области *управления в технических системах* и/или наличие заключения экспертной комиссии о соответствии квалификации преподавателя профилю преподаваемой дисциплины.

Лист регистрации изменений и дополнений

№ изм ене ния	Дата внесения изменения, проведения ревизии	Номер ра листо в	Документ, на основании которого внесено изменение	Краткое содержание изменения	Ф.И.О. подпись
1	2	3	4	5	6

Лист ознакомления

№ п/п	Фамилия, Имя, Отчество	Должность	Дата ознакомления	Подпись